## 基于铝电解电容器放电规律的 ESR 和电容监测方法

涂春鸣<sup>1</sup>,柴 鸣<sup>1</sup>,余雪萍<sup>1</sup>,郭 祺<sup>1</sup>,陈江兴<sup>2</sup>,肖 标<sup>1</sup>,龙 柳<sup>1</sup>
 (1. 湖南大学 国家电能变换与控制工程技术研究中心,湖南 长沙 410082;
 2. 国网江西省电力物资有限公司,江西 南昌 330046)

摘要:铝电解电容器是电力电子系统中的核心组件,也是最容易失效的电力电子元器件之一,其运行状态直接影响电力电子系统的稳定性。为了及时发现并更换存在问题的铝电解电容器,提出了一种基于铝电解电容器放电规律的等效串联电阻(ESR)和电容的监测方法。通过对铝电解电容器放电过程中的电压曲线实时采样,并结合其放电过程中电压和电流之间的关系式,建立ESR和电容的计算模型。最后,设计一套可以监测铝电解电容器ESR值和电容值变化的系统,并进行实验验证。实验结果表明,该方法可以准确测量铝电解电容器的ESR值和电容值,从而验证了所提方法的可行性。

关键词:铝电解电容器;电容放电曲线;ESR;电容;运行状态评估;监测

中图分类号:TM 536

文献标志码:A

DOI:10.16081/j.epae.202007014

## 0 引言

相较于其他类型的电容器(薄膜电容器和陶瓷 电容器等),铝电解电容器具有耐压高、容量大、成本 低等诸多优点,其在不间断电源、风力发电系统和光 伏发电系统的直流环节、开关电源以及新能源汽车 中都是必不可少的组件,被广泛应用于电力电子系 统中<sup>[14]</sup>。然而铝电解电容器在电力电子元件中的 故障率高达60%<sup>[5]</sup>,其故障率仅次于开关器件。

铝电解电容器的常见故障类型包括结构性故障和参数故障<sup>[6]</sup>,前者由其在设计、制造、安装过程中存在的缺陷所引起;后者则是由其在使用过程中电解液蒸发引起的老化现象所造成,具体表现为电容值C的减小和其等效串联电阻(ESR)值R<sub>ESR</sub>的增大。结构性故障主要由其生产缺陷或部件使用不当所造成,故实际使用过程中参数故障的问题更常见。研究表明,当电解电容值与初始电容值相比变化约为20%或者R<sub>ESR</sub>变为原来的2~3倍时即可认为电容器老化失效<sup>[79]</sup>。由于铝电解电容器的失效率较高,为及时发现缺陷电容的存在,避免因电容器老化失效所造成的重大经济损失,目前已有诸多学者提出了多种方法测量参数C和R<sub>ESR</sub>,以评估铝电解电容器的运行状态,主要包括离线式监测和在线式监测两大类。

对于离线式监测,文献[6]采用信号注入测量 法,先将铝电解电容器与无感电阻相连,再将低频的 交流电流信号注入铝电解电容器中,根据所测得的 电压和电流计算*R*<sub>ESR</sub>;文献[11]分析*R*<sub>ESR</sub>和电容电解

收稿日期:2019-12-03;修回日期:2020-05-18

基金项目:湖南省科技领军人才计划(2019RS3014);南方电 网公司科技项目(ZBKJXM20180211)

Project supported by Hunan Science and Technology Leading Talents Plan(2019RS3014) and the Science and Technology Project of China Southern Power Grid(ZBKJXM20180211) 液体积之间的关系,比较电容电解液初始体积和实际体积的变化情况计算 R<sub>ESR</sub>;文献[17]基于离散的 傅里叶变换,通过简单的 RC 电路测量铝电解电容器 电压与电流的幅值和相位差,利用最小二乘法计算 参数 C 和 R<sub>ESR</sub>。目前离线式监测方法通常需要把铝 电解电容器从电路中拆卸下来再进行监测分析,过 程繁琐,使用复杂,其监测结果存在较大误差。

对于在线式监测,文献[1]提出一种大功率交流 变流器中直流侧 R<sub>ESB</sub>的在线监测方法,在变流器的 运行过程中加入持续时间较短的短路测试电流,通 过开关管的短路电流以及短路测试前后直流侧电压 的变化量计算R<sub>FSR</sub>,但所提方法需要在变流器中进 行短路测试,影响变流器性能;文献[7]提出了一种 连续模式下Buck变换器输出电容的R<sub>ESE</sub>和C的在线 监测方法,通过电容电压采样值、PWM驱动信号、占 空比等参数求得R<sub>EBB</sub>和C,但该方法针对特定的拓扑 结构,很难应用于交流变流器:由于铝电解电容器的 功率损耗主要来自ESR,文献[10]通过功率损耗的 平均值与纹波电流的均方根值之比求得R<sub>FSB</sub>,但在 使用过程中需要保证电路处于稳态,才可保证铝电 解电容器的功率损耗只来自于ESR,局限性较大。 现有的在线监测技术虽然可以比较准确地测量出铝 电解电容器的R<sub>FSB</sub>和C,但大多针对特定的电路拓扑 及运行工况,并不具有普适性。

考虑实际的铝电解电容器工作时电容处于不断 充放电状态,其两端电流均为脉冲形式,可通过模拟 电容的充放电情况近似还原电容的实际运行工况。 基于此,本文提出一种基于铝电解电容器放电规律 的ESR 和电容的监测方法,通过对铝电解电容器放 电过程中的电压曲线实时采样,并结合电容放电过 程中电压和电流之间的关系式,建立铝电解电容器 ESR 和电容的计算模型,通过测得的*R*<sub>ESB</sub>和*C*评估其 运行状态。首先介绍铝电解电容器的等效电路结构 模型及其失效机理;然后从理论上分析测量*R*<sub>ESR</sub>和*C* 的原理,并详细分析测量系统硬件电路的组成;最后 搭建实验测试平台,验证所提监测方法的可行性。

## 1 铝电解电容器的结构模型及其失效机理

## 1.1 铝电解电容器的结构及其等效电路

铝电解电容器主要由2片铝箔(阳极铝箔和阴极铝箔)组成,铝箔片之间用浸在电解液中的绝缘纸隔开,既能有效防止铝箔片之间相互接触,又能吸附电解液<sup>[12]</sup>。阳极铝箔片与电解质之间的区域构成以Al<sub>2</sub>O<sub>3</sub>膜为介质的电容器,在阴极铝箔片与电解质之间的另一侧区域也构成类似的电容器。该结构中2个电容串联,阴极侧的Al<sub>2</sub>O<sub>3</sub>膜要比阳极侧薄得多,因此总电容主要取决于阳极侧的电容<sup>[13]</sup>。此外,通过蚀刻铝箔片表面可以使铝箔片的有效面积扩大为原来的30~40倍<sup>[6]</sup>,因此铝电解电容器具有体积小、电容值高的优势,在电力电子技术中被广泛应用。

附录A中图A1为铝电解电容器的等效结构和 内部结构模型。根据铝电解电容器的内部结构并考 虑其非理想特性,可以得到附录A中图A2所示的铝 电解电容器等效电路模型<sup>[6,14]</sup>,则铝电解电容器的 等效阻抗Z<sub>cm</sub>可表示为:

$$Z_{\text{cap}} = R_0 + R_1 + \frac{1}{j\omega C_1} + \frac{1}{1/R_2 + j\omega C_2} + j\omega L_{\text{ESL}}$$
(1)

其中, $\omega$ 为角频率, $\omega = 2\pi f$ ,f为纹波电流频率; $R_0$ 为 铝箔片、电容引出端及电极部分的等效电阻; $R_1$ 为电 解液和绝缘纸的等效电阻; $C_1$ 为阳、阴极铝箔片之间 的电容; $R_2$ 、 $C_2$ 分别为介电损耗电阻、电容; $L_{ESL}$ 为电 容引线和连接处的等效串联电感。化简式(1)可得:

$$Z_{\rm cap} = \left[ R_1 + R_0 + R_2 / \left( 1 + \omega^2 C_2^2 R_2^2 \right) \right] + j\omega L_{\rm ESL} + \frac{1}{2} \left[ \frac{1}{2} \frac{$$

$$\frac{1+\omega^2 C_2 R_2^2 (C_1+C_2)}{j\omega C_1 (1+\omega^2 C_2^2 R_2^2)}$$
(2)

则 $R_{\text{ESB}}$ 和C分别为:

$$\begin{cases} R_{\rm ESR} = R_1 + R_0 + R_2 / \left(1 + \omega^2 C_2^2 R_2^2\right) \\ C = \frac{C_1 \left(1 + \omega^2 C_2^2 R_2^2\right)}{1 + \omega^2 C_2 R_2^2 \left(C_1 + C_2\right)} \end{cases}$$
(3)

由于*R*<sub>1</sub>与电解液相关,电导率随着电解液温度的升高而增加,从而导致*R*<sub>1</sub>减小,进而导致*R*<sub>ESR</sub>减小。上述变化可表示为<sup>[11]</sup>:

$$R_{1} = R_{1,b} e^{\frac{T_{b} - T_{s}}{E_{T}}}$$
(4)

其中, $R_{1,b}$ 为在基准测量温度 $T_b$ 下的电阻值,通常取  $T_b=27$  ℃=300 K; $T_s$ 为电容器的核心温度; $E_T$ 为电容 器的温度敏感系数。由式(3)和式(4)可知, $R_{ESR}$ 为 与温度和频率相关的函数<sup>[5]</sup>,且随使用温度和频率 的升高而减小,如图1所示。



图 1 ESR 随着纹波电流频率和温度变化的关系图 Fig.1 Relationship of ESR vs. frequency of ripple current and temperature change

## 1.2 铝电解电容器的失效机理

电解液蒸发是铝电解电容器失效的主要原因之一,当电解液挥发到初始值的40%时,即可认为铝电解电容器老化失效。研究表明*R*<sub>ESR</sub>和电解液体积 V之间存在如下关系<sup>[15-16]</sup>:

$$R_{\rm ESR}/R_{\rm ESR0} = \left(V_0/V\right)^2 \tag{5}$$

其中, $R_{ESR0}$ 和 $V_0$ 分别为初始状态下铝电解电容的 ESR值和初始电解液体积。由式(5)可知,ESR的变 化与电解液体积变化的平方成反比。当电解液体积 挥发到初始值的40%时,ESR值近似变为原来的3 倍,即可认为铝电解电容器老化失效。由此可见, ESR 对电解液体积的变化较为敏感,因此本文采用  $R_{ESR}$ 和C评估铝电解电容器的运行状态。为简化分 析,在规定频率的交流电压信号下,铝电解电容器等 效电路见图2<sup>[17]</sup>。



图2 铝电解电容器等效电路

Fig.2 Equivalent circuit of aluminum electrolytic capacitor

## 2 铝电解电容器 ESR 和电容的监测原理

本文提出一种基于铝电解电容器放电规律的 ESR和电容的监测方法,对铝电解电容器放电过程中 的电压曲线进行实时采样,并结合电容放电过程中电 压和电流之间的关系式,建立求解铝电解电容器ESR 和电容的计算模型。整个监测系统的原理见图3。



#### 图3 铝电解电容器ESR和电容测量系统原理框图

Fig.3 Principle block diagram of measurement system for ESR and capacitance of aluminum electrolytic capacitor

## 2.1 ESR 的监测原理

电容作为储能装置被广泛应用于背靠背式三相

变流器的直流环节中,是影响变流器系统可靠性和 生命周期的关键因素。基于此,以AC/DC/AC系 统为例详细说明铝电解电容器ESR及电容的监测原 理,系统结构见附录A中图A3。

所提方法应用于三相系统的停机阶段,借助外部的监测电路对电容进行状态监测,进而求得铝电解电容器的 $R_{ESR}$ 和C。具体的测量电路如图4所示。 图中, $R_c$ 为铝电解电容器的充电电阻; $S_1$ 、 $S_2$ 为开关,控制铝电解电容器的充、放电; $R_{SE}$ 为铝电解电容器放电回路的均压电阻; $R_a$ 为监测电路固有电阻总值,包括开关电阻、线路电阻以及接触电阻等,一般用近似值替代; $R_s$ 为电流采样电阻; $u_c$ 为电容电压; $I_c$ 为放电回路电流; $V_{OUT}$ 为采样电阻电压; $V_{cc}$ 为电容充电电压。实际的 $L_{ESL}$ 非常小<sup>[16]</sup>,故其影响可忽略不计。



### 图 4 监测电路模型 Fig.4 Model of monitoring circuit

闭合开关S<sub>1</sub>,断开开关S<sub>2</sub>给电容器充电。待电容器两端充电至 $V_{cc}$ 时,断开S<sub>1</sub>、闭合S<sub>2</sub>,此时电容开始放电,放电过程中回路的电流 $I_c$ 满足式(6)所示的关系,其中 $V_{co}$ 为电容放电初始电压。电容放电过程曲线见图5。图中, $t_p$ 和 $t_q$ 分别为电容放电过程中最大和最小电压所对应的时间点, $p,q \in \mathbb{N}^+$ ,且 $p < q; \Delta t$ 为放电时间周期; $V_{cp}$ 为电容放电过程中的峰值电压。

$$\begin{cases} u_c = I_c \left( R_{\rm ESR} + R_{\rm SE} + R_{\rm s} + R_{\rm a} \right) \\ I_c = -C \frac{\mathrm{d}u_c}{\mathrm{d}t} \\ u_c = V_{c0} \end{cases}$$
(6)



图5 电容放电曲线

Fig.5 Discharge curve of capacitor

由式(6)可得放电回路电流 $I_c(t)$ ,即:

$$I_{c}(t) = \frac{V_{CC}}{R_{ESR} + R_{SE} + R_{S} + R_{a}} e^{-\frac{t}{(R_{ESR} + R_{SE} + R_{s} + R_{a})C}}$$
(7)

当t=0时,可得放电回路中的峰值电流 $I_{\rm p}$ ,即:

$$I_{\rm P} = \frac{V_{\rm CC}}{R_{\rm ESR} + R_{\rm SE} + R_{\rm S} + R_{\rm a}}$$
(8)

由式(8)可知,通过改变 $V_{cc}$ 和 $R_{s}$ 即可改变 $I_{Po}$ , 其中采样电阻 $R_{s}$ 两端的峰值电压 $V_{P}$ 为:

$$V_{\rm P} = I_{\rm P} R_{\rm S} = \frac{V_{\rm CC} R_{\rm S}}{R_{\rm ESR} + R_{\rm SE} + R_{\rm S} + R_{\rm a}}$$
(9)

对式(9)进行整理,可得:

$$R_{\rm ESR} = V_{\rm CC} R_{\rm S} / V_{\rm P} - R_{\rm S} - R_{\rm SE} - R_{\rm a}$$
(10)

式(10)中 $V_{cc}$ 、 $R_s$ 以及 $R_{sE}$ 均为已知值, $V_p$ 可以通 过高精度数字电压表或者示波器测量得到。从而实 现对 $R_{rsR}$ 的测量。

## 2.2 电容的监测原理

根据铝电解电容器的简化等效电路模型,电容器两端的电压和电流之间的关系可表示为:

 $U_{c}(t_{2}) - U_{c}(t_{1}) = \frac{1}{C} \int_{t_{1}}^{t_{2}} I_{c}(t) dt + R_{ESR} (I_{c}(t_{2}) - I_{c}(t_{1})) (11)$ 其中,  $U_{c}(t_{1}) \setminus U_{c}(t_{2})$ 分别为 $t_{1} \setminus t_{2}$ 时刻的电容电压;  $I_{c}(t_{1}) \setminus I_{c}(t_{2})$ 分别为 $t_{1} \setminus t_{2}$ 时刻电容电流。

在1个周期内,流过电容的平均电流为0,即  $I_c(t_2) - I_c(t_1) = 0$ 。因此,在离散条件下,式(11)可以 变换为式(12)。

$$U_{c}(t_{q}) - U_{c}(t_{p}) = \frac{1}{C} \left( \sum_{i=p+1}^{q-1} I_{c}(t_{i}) \Delta t + \frac{I_{c}(t_{p}) + I_{c}(t_{q})}{2} \Delta t \right) (12)$$

其中,ti为电容放电曲线中的采样时间点。

在电容放电过程中,通过对放电曲线进行实时 采样,并根据式(13)求得*C*,进而实现对*C*的测量。

$$C = \frac{\sum_{i=p+1}^{q-1} I_c(t_i) \Delta t + \frac{I_c(t_p) + I_c(t_q)}{2} \Delta t}{U_c(t_q) - U_c(t_p)}$$
(13)

## 3 铝电解电容器 ESR 和电容的监测系统设计

#### 3.1 系统框图

图 6 为 R<sub>ESR</sub>和 C 测量系统总体设计结构框图。 首先通过直流电源给电容充电,同时主控芯片发出 触发信号进行峰值检测。待获得脉冲电压的峰值 后,经过采样记录电路峰值电压,进行相应的 A / D 转换后于控制电路进行进一步的处理。SD 卡可以 用来储存峰值数据以及测量过程中的实时数据,方 便后续进行数据的处理和分析。LCD 显示屏作为人



#### 图6 铝电解电容器 ESR 和电容测量系统总体设计框图

Fig.6 Overall design block diagram of measurement system for ESR and capacitance of aluminum electrolytic capacitor

机交互界面,可以直接显示经过处理的*R*<sub>ESR</sub>和*C*,用 于判断电容是否失效。待测量结束后,由主控芯片 发出放电脉冲信号,使采样保持电路复位,为下次测 量做准备。以上各部分电路构成了铝电解电容器 ESR和电容测量系统的硬件电路部分。

## 3.2 峰值信号采样保持电路

3.2.1 模拟开关电路的组成及其工作原理

模拟开关是一种三稳态电路,其可以根据使能端的状态决定输入、输出端口的状态。当使能端处于使能状态时,输出状态取决于输入状态;当使能端处于截止状态时,无论输入信号处于何种状态,模拟 开关始终处于高阻状态。模拟开关具有功耗低、速度快、无机械触点、体积小和寿命高等诸多优点,在电力电子系统中已得到广泛应用。

一般而言,模拟开关电路由1个非门、2个或非 门以及2个MOSFET电力场效应晶体管组成,如附 录B中图B1所示。图中,A、B分别为信号输入、输出 端口信号;E为使能端口信号;VT<sub>1</sub>和VT<sub>2</sub>为电力场效 应晶体管。当E和A均处于"1"("1"表示导通)状态 时,VT<sub>1</sub>导通,VT<sub>2</sub>截止,此时由B所在端口为输出端 口;当E处于"1"、A处于"0"("0"表示截止)状态时, VT<sub>1</sub>截止,VT<sub>2</sub>导通,此时输出信号状态为"0",即保 持输入、输出信号状态一致;而当E处于"0"状态时, 则无论A所在输入端口是否有信号输入,VT<sub>1</sub>和VT<sub>2</sub> 均处于截止状态,整个电路对外呈高阻状态。附录 B中表B1为该模拟开关电路的真值表。

本文中使用的模拟开关型号为四双向模拟开关 CD4066,即每个CD4066的封装内部均有4个独立的 模拟开关,每个模拟开关都有3个端口,即输入、输 出端口和使能端口,其中输入和输出端口可互换。 3.2.2 采样保持电路

整个测量系统的关键为获取待测电容放电过程中的峰值电压,并对电容放电曲线进行采样,然后将 所采集到的数据送入单片机中进行进一步处理,进 而得出 R<sub>FSR</sub>和 C。

本文所设计的反馈型峰值采样保持电路见附录 B中图B2。图中,A<sub>1</sub>和A<sub>2</sub>分别为输入和输出缓冲放 大器,在结构上两者构成了1个电压跟随器;Q<sub>1</sub>和Q<sub>2</sub> 为CD4066内部的模拟开关;U<sub>6</sub>为电容电压;R为反 馈电阻;U<sub>1</sub>、U<sub>6</sub>分别为输入、输出电压。其中A<sub>1</sub>选用 高增益放大器,用于提高采样保持电路的输入阻抗 并减小其输出阻抗,从而降低电路的损耗并增大其 输出功率。本设计中A<sub>1</sub>、A<sub>2</sub>分别选用TI公司的 LM741、OP07运算放大器,其价格便宜且可以达到 工作要求。使用CD4066模拟开关作为电路中的开 关器件,其中Q<sub>1</sub>和Q<sub>2</sub>处于互补的工作状态。当Q<sub>1</sub>断 开、Q<sub>2</sub>闭合时,电路处于信号采样状态,电容被充电 至 $U_i$ ;当采样结束后,通过控制使 $Q_1$ 闭合, $Q_2$ 断开,则 电容两端的电压 $U_e$ 保持在 $Q_2$ 断开前的状态,即实现 了峰值保持。

## 3.3 系统的辅助电源电路设计

本次设计选用麦威公司的 MPS-3303C 系列数 字模拟电源,实验过程中对铝电解电容器进行充电。 该电源的输出电压以及电流均连续可调,是具有高 稳定性、高可靠性以及高精度的多路直流电源,其电 压输出范围为0~30 V,电流输出范围为0~3 A。

本次设计的控制电路选用STC15F2K60S2单片 机作为主控芯片,需要5V电源供电。在峰值检测 电路中所使用的运放 OP07 以及 LM741 需要 ±5 V 的 双电源供电,此外电路中还需要3.3 V的电源为信号 调理电路供电。基于此设计辅助电源电路,见附录 B中图B3。图中,系统的5 V电源选用LM7805 三端 稳压芯片,其所需要的外围元件较少,芯片内部还有 过流、过热及调整管等保护措施,此外为确保稳压芯 片处于正常的运行状态,在其输入端口加入2个串 联的稳压二极管稳定输入。而-5V电源则通过 ICL7660小功率极性反转电源转换芯片实现,其电 路简单且只需外接2个电容值为10 $\mu$ F的钽电容 $C_5$ 、 C<sub>1</sub>,其转换效率高达98%。系统的3.3 V电源芯片选 用AMS1117低漏失电压调整器,该芯片直流电压线 性调整率可达0.035%,且带有限流和过热切断功 能。本设计中选用的稳压芯片不仅价格便宜,而且 输出电压稳定,稳压效果好。

## 4 实验结果及分析

为了验证所提出的基于铝电解电容器放电规律的 ESR 和电容监测方法的可行性,搭建铝电解电容器 R<sub>ESR</sub>和 C 监测实验平台,见附录 C 中图 C1。

进行监测时,峰值采样保持电路的采样频率为 100 kHz,采样电阻为10 m $\Omega$ ,均压电阻为100 m $\Omega$ ,此 处采样电阻取值较小,系统的采样精度较高。此外 通过改变电容的充电电压 $V_{cc}$ 以及均压电阻 $R_{se}$ ,可 获得不同的电容放电脉冲电流,以模拟电容的不同 运行工况,测试结果见图7。由图7可知,本次设计 的ESR 和电容监测实验平台在不同工况下测得的  $R_{esr}$ 和C基本一致,即测试平台基本不受电容运行工 况的影响。

为了验证测量结果的准确性,在室温下通过阻抗分析仪(Keysight,E4990A)在频率为120 Hz的条件下进行测量,如附录C中图C2所示。测量结果为 $R_{\text{ESR}}$ =47.8 m $\Omega$ ,C=1887  $\mu$ F。

利用图 C1 中监测实验平台测得不同工况下铝 电解电容器的 R<sub>ESR</sub>和 C,并与阻抗分析仪测得的数据 进行对比,误差分析结果如表1 和表2 所示。示波器





Fig.7  $R_{\text{ESR}}$  and C values of aluminum electrolytic capacitor measured under different working conditions

(Tektronix MDO4104C)采集得到的电容放电过程的 波形见图 8。

	Table	1 $R_{\rm ESR}$ and	its error	
$V_{\rm CC}$ / V	$R_{ m ESR}$ / $\Omega$		误差 / %	
	$R_{\rm SE} = 100 \ {\rm m}\Omega$	$R_{\rm SE} = 800 \ {\rm m}\Omega$	$R_{\rm SE} = 100 \ {\rm m}\Omega$	$R_{\rm SE} = 800 \ {\rm m}\Omega$
10	0.046	0.048	3.77	0.42
18	0.049	0.047	2.51	1.67
26	0.047	0.046	1.67	3.77
34	0.050	0.049	4.60	2.51
42	0.048	0.047	0.42	1.67
50	0.049	0.048	2.51	0.42

表1 *R*<sub>ESR</sub> 及误差

表	2	С	及	误	美

Table 2 C and its error

V <sub>cc</sub> / V	$C \neq \mu F$		误差 / %		
	$R_{\rm SE}$ =100 m $\Omega$	$R_{\rm SE} = 800 \ {\rm m}\Omega$	$R_{\rm SE}$ =100 m $\Omega$	$R_{\rm SE}$ =800 m $\Omega$	
10	1 849	1 854	2.01	1.75	
18	1 842	1 847	2.38	2.12	
26	1 853	1 846	1.80	2.17	
34	1 848	1 853	2.07	1.80	
42	1 860	1 868	1.43	1.01	
50	1 838	1 842	2.60	2.38	
	>	V <sub>CP</sub>			
	A				



:2 V/

图8 电容放电曲线

Fig.8 Curve of capacitor discharge

由表1和表2可知,所提出的R<sub>ESR</sub>和C监测实验 平台在不同工况下测得的R<sub>ESR</sub>及C基本一致,但与 阻抗分析仪测得的数据相比仍存在一定误差,其中 R<sub>ESR</sub>的测量误差近似在5%以内,C的测量误差近似 在3%以内,而铝电解电容器在老化过程中容值与 初始容值相比变化约为20%或者R<sub>ESR</sub>变为原来的 2~3倍时才认为该电容失效,故而这样的测量误差 在允许的范围内。因此所提出的基于铝电解电容器 放电规律的ESR和电容监测方法可以较好地评估电 力电子电路中铝电解电容器的运行状态,且基本不 受电路运行工况的限制。

## 5 结论

本文提出了一种基于铝电解电容器放电规律的 ESR和电容监测方法,该方法几乎不受电力电子电 路拓扑结构及电容运行工况的限制,且成本低、操作 简单、使用范围广,具有较好的普适性及可移植性。 为验证该方法的有效性及可行性,搭建了实验样机 进行实验验证,可得到如下结论:

(1)铝电解电容器的老化表现为*R*<sub>ESR</sub>的增加和*C*的减少,通过本文所提方法获得的*R*<sub>ESR</sub>和*C*可为铝电解电容器运行状态提供评估依据;

(2)所提出的基于铝电解电容器放电规律的 ESR和电容监测方法几乎不受电容运行工况的限制,仅需采样电容放电曲线,且成本低、操作简单,无 需将电容器从装置中移除,所提方法具有较好的实 用性和应用前景;

(3)根据所提出的方法搭建了实验样机并进行 了实验验证,其中R<sub>ESR</sub>的测量误差在5%以内,C的测 量误差在3%以内,符合工业中对铝电解电容器监 测的技术要求。

附录见本刊网络版(http://www.epae.cn)。

## 参考文献:

 [1]孙鹏菊,龚灿,杜雄,等.一种大功率交流变流器直流母线电容
 等效串联电阻的在线监测方法[J].中国电机工程学报,2017, 37(17):5134-5142,5233.

SUN Pengju, GONG Can, DU Xiong, et al. An online monitoring scheme of equivalent series resistance for DC-link capacitor of high-power AC converter[J]. Proceedings of the CSEE, 2017,37(17):5134-5142,5233.

- [2] 周湶,薛赛,李剑,等.风机中参数变化对变流器直流侧电容可 靠性的影响分析[J].电力自动化设备,2017,37(11):22-26,31.
   ZHOU Quan,XUE Sai,LI Jian, et al. Effects of wind turbine parameters on reliability of DC-link capacitor in power converter[J]. Electric Power Automation Equipment,2017,37(11): 22-26,31.
- [3] 叶英豪. 基于关键器件的开关电源寿命预测[D]. 西安:西安 电子科技大学,2014.

YE Yinghao. Life prediction for switching power supply based on key components[D]. Xi'an;Xidian University,2014.

- [4]姚芳,王槟,唐圣学,等. DC-link电容器在线状态监测方法综述[J]. 电力自动化设备,2019,39(11):188-197.
   YAO Fang,WANG Bing,TANG Shengxue,et al. Review of online condition monitoring methods for DC-link capacitor[J].
   Electric Power Automation Equipment,2019,39(11):188-197.
- [5] KO Y, JEDTBERG H, BUTICCHI G, et al. Topology and control strategy for accelerated lifetime test setup of DC-link capacitor of wind turbine converter [C] //2016 IEEE Applied Power Electronics Conference and Exposition (APEC). Long Beach, CA, USA: IEEE, 2016: 3629-3636.
- [6] AMARAL A M R, CARDOSO A J M. A simple offline technique for evaluating the condition of aluminum-electrolyticcapacitors[J]. IEEE Transactions on Industrial Electronics, 2009,56(8):3230-3237.

- [7] 唐伟杰,姚凯,胡文斌,等.一种无电流传感器的CCM Buck变换器输出电容ESR和C的在线监测方法[J].中国电机工程学报,2015,35(21):5569-5576.
  TANG Weijie, YAO kai, HU Wenbin, et al. An online monitoring scheme of output capacitor's ESR and C for CCM Buck converters without current sensors[J]. Proceedings of the CSEE,2015,35(21):5569-5576.
- [8] WANG H, BLAABJERG F. Reliability of capacitors for DClink applications in power electronic converters-an overview
   [J]. IEEE Transactions on Industry Applications, 2014, 50(5): 3569-3578.
- [9] ZHOU Yuege, YE Xuerong, ZHAI Guofu. Degradation model and maintenance strategy of the electrolytic capacitors for electronics applications [C] //2011 Prognostics and System Health Managment Conference. Shenzhen, China; IEEE, 2011; 1-6.
- [10] AELOIZA E, KIM J, ENJETI P, et al. A real time method to estimate electrolytic capacitor condition in PWM adjustable speed drives and uninterruptible power supplies[C]//2005 IEEE 36th Power Electronics Specialists Conference. Aachen, Germany: IEEE, 2005:2867-2872.
- [11] GASPERI M L. Life prediction modeling of bus capacitors in AC variable-frequency drives[J]. IEEE Transactions on Industry Applications, 2005, 41(6):1430-1435.
- [12] PARLER S G. Improved spice models of aluminum electrolytic capacitors for inverter applications[J]. IEEE Transactions on Industry Applications, 2003, 39(4):929-935.
- [13] HARADA K,KATSUKI A,FUJIWARA M. Use of ESR for deterioration diagnosis of electrolytic capacitor[J]. IEEE Transactions on Power Electronics, 1993,8(4);355-361.
- [14] WEN H,XIAO W,WEN X H. Comparative evaluation of DC-

link capacitors for electric vehicle application[C]//2012 IEEE International Symposium on Industrial Electronics. Hangzhou, China:IEEE,2012:1472-1477.

- [15] GASPERI M L. Life prediction model for aluminum electrolytic capacitors[C]//IAS'96. 1996 IEEE Industry Applications Conference Thirty-first IAS Annual Meeting. San Diego, CA,USA:IEEE,1996:1347-1351.
- [16] CHEN Y M, WU H C, CHOU M W, et al. Online failure prediction of the electrolytic capacitor for LC filter of switchingmode power converters [J]. IEEE Transactions on Industrial Electronics, 2008, 55(1):400-406.
- [17] ABDENNADHER K, VENET P, ROJAT G, et al. A real-time predictive-maintenance system of aluminum electrolytic capacitors used in uninterrupted power supplies [J]. IEEE Transactions on Industry Applications, 2010, 46(4): 1644-1652.

#### 作者简介:



涂春鸣(1976—),男,江西南昌人,教 授,博士,主要研究方向为电能质量与控 制、电力电子技术在电力系统中的应用等 (E-mail:chunming\_tu@263.net);

柴 鸣(1995—),男,湖北襄阳人,硕 士研究生,通信作者,主要研究方向为电力 电子装置及其组成部件的状态监测和可靠 性(**E-mail**:chaimingxy@163.com);

涂春鸣

余雪萍(1990—),女,湖北孝感人,博

士研究生,主要研究方向为电力电子技术在电力系统中的应用(E-mail:915982182@qq.com)。

(编辑 王欣竹)

# Method for monitoring ESR and capacitance based on discharge rule of aluminum electrolytic capacitors

TU Chunming<sup>1</sup>, CHAI Ming<sup>1</sup>, YU Xueping<sup>1</sup>, GUO Qi<sup>1</sup>, CHEN Jiangxing<sup>2</sup>, XIAO Biao<sup>1</sup>, LONG Liu<sup>1</sup>

(1. National Electric Power Conversion and Control Engineering Technology Research Center,

Hunan University, Changsha 410082, China;

2. State Grid Jiangxi Electric Power Materials Co., Ltd., Nanchang 330046, China)

Abstract: Aluminum electrolytic capacitor is the core component of power electronic system, and it is also one of the most easily failed power electronic components. Its operation status directly affects the stability of power electronic system. In order to find and replace the problematic aluminum electrolytic capacitor in time, a monitoring method of ESR (Equivalent Series Resistance) and capacitance based on the discharge rule of aluminum electrolytic capacitors is proposed. The calculation model of ESR and capacitance is established by sampling the voltage curve in the discharge process of aluminum electrolytic capacitors in real time and combining the relationship between voltage and current in the discharge process. Finally, a system is designed to monitor the changes of the ESR and capacitance values of aluminum electrolytic capacitor, and experimental verification is conducted. Experimental results show that this method can accurately measure the ESR and capacitance values of aluminum electrolytic capacitor, the proposed method.

Key words: aluminum electrolytic capacitors; capacitance discharge curve; ESR; capacitance; operational status assessment; monitoring





图 A1 铝电解电容器的等效结构和内部结构 Fig.A1 Equivalent structure and internal structure of aluminum electrolytic capacitor







Fig.B1 Basic working circuit of analog switch

#### 表 B1 模拟开关电路真值表

Table B1 Table of truth value of analog switch circuit

Ε	Α	$S_1$	$S_2$	$S_{\rm VT1}$	$S_{\rm VT2}$	В
0	0	0	0	0	0	高阻
0	1	0	0	0	0	高阻
1	0	0	1	0	1	0
1	1	1	0	1	0	1

- 1 -



## 图 B2 反馈型峰值采样保持电路





图 B3 系统的辅助电源电路 Fig.B3 Auxiliary power circuit of system

附录 C



图 C1 电解电容 ESR 和电容监测实验平台 Fig.C1 Experiment platform of monitoring of electrolytic capacitor ESR and capacitance



图 C2 阻抗分析仪测试 Fig.C2 Test of impedance analyzer